

Zhegalkin Polynomial and Reed-Muller Expressions

О классификации вычислений в комбинаторной логике.
И. И. Зегалкин (Москва).

Приведены методы, позволяющие классифицировать вычисления в комбинаторной логике. Рассмотрены случаи, когда вычисления являются элементарными, когда они являются сложными, когда они являются комбинаторными. Показано, что вычисления являются элементарными, когда они являются сложными, когда они являются комбинаторными. Показано, что вычисления являются элементарными, когда они являются сложными, когда они являются комбинаторными.

Арифметизация символической логики.
И. И. Зегалкин (Москва).

В статье дано описание арифметизации символической логики. Показано, что арифметизация символической логики является элементарной, когда она является сложной, когда она является комбинаторной. Показано, что арифметизация символической логики является элементарной, когда она является сложной, когда она является комбинаторной.

Zhegalikin, I.I., "O tekhnike vychisleniy predlozheniy v symbolytscheskoy logiky", *Math. Sb.*, Vol. 34, No. 1, 1927, 9-28, (in Russian)
Abstract in French, "Sur le calcul des propositions dans la logique symbolique", 26-28.

Zhegalikin, I.I., "Arifmetizatsiya symbolytscheskoy logiky", *Math. Sb.*, Vol. 35, No. 3-4, 1928, 311-377
Abstract in French, "L'arithmatisation de la logique symbolique", 369-377.

Reed, I.S., "A class of multiple error correcting codes and their decoding scheme", *IRE Trans. Inf. Th.*, Vol. PIGT-4, 1954, 38-49.

Muller, D.E., "Application of Boolean algebra to switching circuit design and to error detection", *IRE Trans. Electron Comp.*, Vol. EC-3, 1954, 6-12.

IRE Trans. Information Theory, Vol. 4, pp. 38-49, 1954

A Class of Multiple Error-Correcting Codes and Their Decoding Scheme
I. S. REED

Summary: A class of multiple error-correcting codes is presented in this paper. The codes are shown to be capable of correcting up to t errors in any one of the n positions of the code. The decoding scheme is shown to be capable of correcting up to t errors in any one of the n positions of the code. The codes are shown to be capable of correcting up to t errors in any one of the n positions of the code.

IRE Trans. Electron Computers, Vol. 3, pp. 6-12, 1954

Application of Boolean Algebra to Switching Circuit Design and to Error Detection
D. E. MULLER

Summary: The application of Boolean algebra to switching circuit design and to error detection is discussed. The application of Boolean algebra to switching circuit design and to error detection is discussed. The application of Boolean algebra to switching circuit design and to error detection is discussed.